

9.3 ハードウェアの基礎 (p.187) 17ME:09-19

(3年前期:航海マネジメント実験のテーマの1つ)

コンピュータで(1+1)を計算する仕掛け ... \_\_\_\_\_

論理回路: High(1) と Low(0) (電圧など) の2つの値を  
論理の「\_\_\_\_(\_\_\_\_)」と「\_\_\_\_(\_\_\_\_)」に対応させて,  
演算(操作)を行う.

論理代数(ブール代数): 論理の演算(操作)を行う数学的手法.  
1847 \_\_\_\_\_ が考案.

ブール代数の演算(操作)を電子回路で実現したもの



\_\_\_\_\_ (\_\_\_\_) \_\_\_\_\_ で実現

9.3.1 ブール代数(Boolean algebra)と論理回路 (p.187) 09-20

論理値 (普通の代数で数値に対応する)

0 と 1 の2つだけ

{ 0 → \_\_\_\_\_  
1 → \_\_\_\_\_

論理演算(operation)

\_\_\_\_\_ ... + で表す  
\_\_\_\_\_ ... · で表す  
\_\_\_\_\_ ...          (変数の上に線を引く)で表す  
\_\_\_\_\_ ... ⊕ で表す

\_\_\_\_\_ (\_\_\_\_):

変数の可能な組み合わせについて, 式の操作(評価)結果を  
表にしたもの

09-21

## ①論理和 (OR)

$$Z = A + B$$

真理値表

A	B	Z

## ②論理積 (AND)

$$Z = A \cdot B$$

(‘ $\cdot$ ’ は省略することがある)

$$Z = AB$$

真理値表

A	B	Z

09-22

## ③論理否定 (NOT)

$$Z = \overline{A}$$

または

$$Z = \neg A$$

真理値表

A	Z

## ④排他的論理和 (EOR)

$$Z = A \oplus B$$

真理値表

A	B	Z

← ORと  
異なり  
0になる.

## ⑤NOR

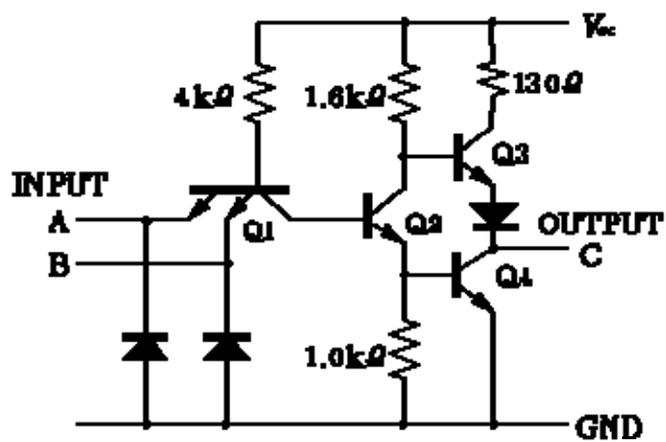
$$Z = \overline{A + B}$$

A	B	Z

## ⑥NAND

$$Z = \overline{A \cdot B}$$

A	B	Z



SN7400 (NANDゲート) 回路図

9.3.2 論理関数 (p.192)

ME:09-25

$Z = f(X_1, X_2, \dots, X_n)$  : \_\_\_\_\_が  $n$  個の関数.

$f$  : \_\_\_\_\_ ( \_\_\_\_\_ )  
 $X_1, X_2, \dots, X_n, Z$  : \_\_\_\_\_

(例)  $f(A, B, C) = AB + \overline{C}$

ブール代数の恒等式

09-26

$$A + 0 =$$

$$A \cdot 0 =$$

$$A + 1 =$$

$$A \cdot 1 =$$

$$A + A =$$

$$A \cdot A =$$

$$A + \overline{A} =$$

$$A \cdot \overline{A} =$$

$$\overline{\overline{A}} =$$

## ブール代数の公式

(交換則)  $A + B =$   
 $A \cdot B =$

(結合則)  $A + (B + C) =$   
 $A \cdot (B \cdot C) =$

(分配則)  $A \cdot (B + C) =$

\_\_\_\_\_ (de Morgan's theorem) ※ 重要

$$\overline{A + B} =$$

$$\overline{A \cdot B} =$$

## 論理関数の簡単化 (p.197)

## ○論理関数の標準展開

論理積項の論理和(\_\_\_\_\_) } に展開すること  
 論理和項の論理積(\_\_\_\_\_) }



\_\_\_\_\_

09-29

$$\begin{aligned}
 \text{(例) } f(A, B, C) &= \overline{\overline{AB} + \overline{AC}} + \overline{C} \\
 &= \overline{\overline{AB}} \cdot \overline{\overline{AC}} + \overline{C} \\
 &= AB \cdot (\overline{\overline{A}} + \overline{\overline{C}}) + \overline{C} \\
 &= AB \cdot (A + \overline{C}) + \overline{C} \\
 &= AB + AB\overline{C} + \overline{C} \\
 &= \underbrace{AB + \overline{C}} \qquad = \underbrace{(A + \overline{C})(B + \overline{C})} \\
 &\quad \text{-----} \qquad \quad \text{-----}
 \end{aligned}$$

09-30

- ・ \_\_\_\_\_ → 全入力変数を使った論理積で表される項
- ・ \_\_\_\_\_ → 全入力変数を使った論理和で表される項

最小項の論理和で表された形 …… \_\_\_\_\_  
(principal disjunctive canonical form)

最大項の論理積で表された形 …… \_\_\_\_\_  
(principal conjunctive canonical form)

☆ 主加法標準形への展開

**真理値表** を利用する (乗法標準形で与えられている場合は  
まず加法標準形になおしてから)

(例) 論理関数の主加法標準展開

ME:09-31

$$f(A, B, C) = AB + \overline{C}$$

A	B	C	f			
0	0	0	1	← $\overline{C}$	$\overline{A} \overline{B} \overline{C}$	レ
0	0	1	0		$\overline{A} \overline{B} C$	
0	1	0	1	← $\overline{C}$	$\overline{A} B \overline{C}$	レ
0	1	1	0		$\overline{A} B C$	
1	0	0	1	← $\overline{C}$	$A \overline{B} \overline{C}$	レ
1	0	1	0		$A \overline{B} C$	
1	1	0	1	← AB	$A B \overline{C}$	レ
1	1	1	1		$A B C$	レ

1に対応するすべての項を書き出す

$$f(A, B, C) =$$



では、主乗法標準形 への展開はどうすればよいか？

09-32

○論理関数の簡単化

関数

$$\begin{aligned} f(A, B, C) &= \overline{A} \overline{B} \overline{C} + \overline{A} B \overline{C} + A \overline{B} \overline{C} + A B \overline{C} + A B C \\ &= \overline{A} \overline{B} + \overline{A} C + \overline{C} \\ &= AB + \overline{C} \end{aligned}$$

※ 上の3つの式が表す関数はすべて同じ(等価).

ある論理関数から, \_\_\_\_\_ であつ \_\_\_\_\_ な形式の関数を求める



論理関数の \_\_\_\_\_

簡単化の方法

- ・ \_\_\_\_\_  
→ 公式・定理の適用を思いつかないとうまくいかない。  
最簡形式(もっとも簡単な形)であるかどうか  
容易には分からない。
- ・ \_\_\_\_\_  
→ 機械的に最簡形式を求めることができる。

- ・ ベイチ図 (Veich map)
  - ・ カルノー図 (Karnaugh map)
- 
- ・ 論理関数の \_\_\_\_\_  
\_\_\_\_\_ に利用する

(例) ベイチ図

図を用いた簡単化の手順

09-35

(例)

09-36

(注意) ベイチ図(カルノー図)の

上端と下端, 左端と右端 はつながっている  
(ロールになっている)

○「ドントケア」または「組み合わせ禁止」のある場合の簡単化

- ・ベイチ図(カルノー図)を通常どおり作成する
- ・ドントケアの項に“×”を記入する.
- ・その他は, 通常の手順でかたまりを囲む.  
(ただし, × はかたまりに含めた方が大きいかたまりになる場合は含めて囲み, それ以外で × だけ残ったものは放っておく.)

4変数, 5変数のベイチ図

9. 3. 3 組み合わせ回路と論理IC (p.197)

09-39

論理回路: 論理関数を「ゲート」(の組み合わせ)で実現するための回路.

一般に, \_\_\_\_\_記号を用いて図に表す.

○ \_\_\_\_\_記号 ( \_\_\_\_\_ ) ... 論理回路の回路図を描く

基本論理演算に対して, 記号 (symbol) が決められている.

※ 各記号は, 真理値表とともに説明済み (09-17~09-19)

09-40

○組み合わせ回路

論理ゲートの組み合わせで論理回路を構成する.

・論理回路 { \_\_\_\_\_ (時間要素なし)  
\_\_\_\_\_ (時間要素が入る) ... クロック

(例) 論理関数を回路で構成する

$$\begin{aligned} Z &= \overline{A}\overline{B}\overline{C} + \overline{A}B\overline{C} + A\overline{B}\overline{C} + AB\overline{C} + ABC \\ &= \overline{AB} + \overline{AC} + \overline{C} \\ &= AB + \overline{C} \end{aligned}$$

(1)  $Z = AB + \bar{C}$

09-41

図9-19: 論理回路の例 ・ 回路図(1)

(2)  $Z = \bar{A}\bar{B}\bar{C} + \bar{A}B\bar{C} + A\bar{B}\bar{C} + A\bar{B}C + ABC$

09-42

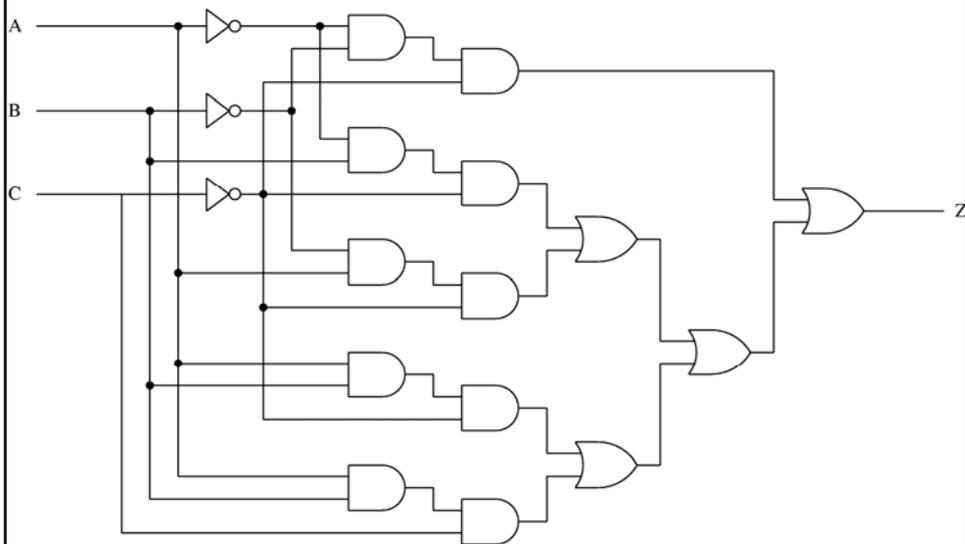


図9-20: 回路図(2) 2入力ゲートのみを用いた場合

注意：上の2つの回路は全く同じ動作をする  
 (=すべての入力の組み合わせに対して、同じ出力が得られる)



\_\_\_\_\_な論理関数を表している

論理関数の \_\_\_\_\_  \_\_\_\_\_ で  
回路が実現できる

### 9.3.4 簡単な演算回路 (p.199)

○加算器：2進1桁のたし算を行う回路

$$0 + 0 = 0$$

$$0 + 1 = 1$$

$$1 + 0 = 1$$

$$1 + 1 = 10$$

$$\downarrow \downarrow \quad \downarrow \downarrow$$

$$X \quad Y \quad C \quad S$$

$$\underbrace{\hspace{2em}} \quad \underbrace{\hspace{2em}}$$

入力

出力

S : 和 (sum)

C : 桁上がり (carry)

真理値表



X	Y	C	S
0	0		
0	1		
1	0		
1	1		

(真理値表) 09-45

**論理式**

$\left\{ \begin{array}{l} S = \\ C = \end{array} \right.$	
---	--

X Y	C	S
0 0	0	0
0 1	0	1
1 0	0	1
1 1	1	0

**回路**

$$\begin{array}{l} X \rightarrow \\ Y \rightarrow \end{array} \rightarrow \begin{array}{l} S \\ C \end{array} \Rightarrow \begin{array}{l} X \rightarrow \\ Y \rightarrow \end{array} \boxed{\text{H}\cdot\text{A}} \rightarrow \begin{array}{l} S \\ C \end{array}$$

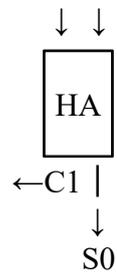
(入力)                      (出力)

**図: 半加算器**  
(half adder)

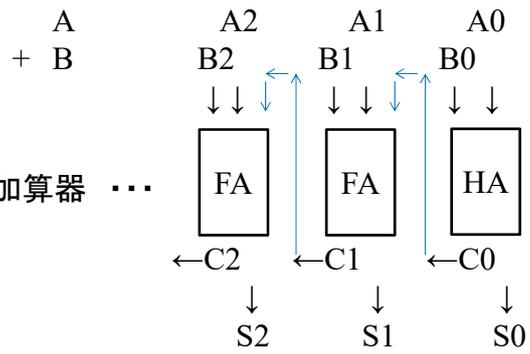
09-46

XORゲートを用いた場合:

A      A0  
+ B      B0      ← 2進1桁の加算



↓ 2進n桁の加算



n個の2進加算器 ...

2進数の並列加算機